

## まえがき

---

技術を学ぶのは、当然それを使いこなすためです。そのためには、単に事実を理解するだけでなく、なぜそのような技術が考案されたのかという背景も理解しなければなりません。同じ目的を達成するにはいくつもの異なった解があるのが普通です。その中で、現在使われている技術が採用されたのには、それなりの理由があるはずです。その理由を理解できれば、これから新たな技術を自分で開発しなければならなくなったときでも最適の解を導き出すことができるようになります。

他の分野に比べると、情報処理分野の技術進歩のスピードは格段です。皆さんが学校で学ぶことは恐らく5年もすれば過去のものとなってしまおうでしょう。10年もすれば、皆さんより若い技術者が皆さんより先端的な技術を身に付けて社会に出てきます。そのような環境でも若い技術者に伍して活躍するには、技術の基本を理解しておくことが肝要です。そうすれば、どのような時代のどのような新規技術でも理解して使いこなすことが可能となります。

どのような本であっても、必要な技術のすべてを紹介しつくすことはできません。ですから、本はあくまで入口であって、そこを足掛かりにして必要なことを自ら学ぶ姿勢が大切です。その意味からも本書の演習問題はほとんどが「調査問題」です。必要な参考文献を見つけて学んでください。

皆さんの一人ひとりがそういった実力をつけて社会に巣立っていかれることを期待しています。

2013年12月

村岡 洋一

# 目 次

---

## 1. はじめに

---

## 2. データの表現

---

|                        |    |
|------------------------|----|
| 2.1 コンピュータが扱うデータ ..... | 4  |
| 2.2 2 進 数 .....        | 4  |
| 2.3 数値の表現 .....        | 13 |
| 2.4 文字の表現 .....        | 17 |
| 2.5 画像の表現 .....        | 18 |
| 2.6 音 の 表 現 .....      | 19 |
| 本章のまとめ .....           | 20 |
| 理解度の確認 .....           | 20 |

## 3. 論理回路の仕組み

---

|                     |    |
|---------------------|----|
| 3.1 論理回路の基本構成 ..... | 22 |
| 3.2 組合せ回路 .....     | 24 |
| 3.3 順 序 回 路 .....   | 27 |
| 本章のまとめ .....        | 32 |
| 理解度の確認 .....        | 32 |

## 4. アーキテクチャの基本

---

|                 |    |
|-----------------|----|
| 4.1 機械語命令 ..... | 34 |
| 4.2 割込み .....   | 43 |
| 本章のまとめ .....    | 46 |
| 理解度の確認 .....    | 46 |

## 5. 仮想マシンの原理

---

|                        |    |
|------------------------|----|
| 5.1 なぜ仮想マシン .....      | 48 |
| 5.2 仮想マシンとバイトコード ..... | 49 |
| 5.3 演算命令 .....         | 52 |
| 5.4 メモリアクセス命令 .....    | 55 |
| 5.5 判断分岐命令 .....       | 57 |
| 5.6 関数呼出しの仕組み .....    | 59 |
| 本章のまとめ .....           | 62 |
| 理解度の確認 .....           | 62 |

## 6. コンパイラの仕組み

---

|                    |    |
|--------------------|----|
| 6.1 文法の基本 .....    | 64 |
| 6.2 コンパイラの構成 ..... | 69 |
| 6.2.1 字句解析 .....   | 70 |
| 6.2.2 構文解析 .....   | 73 |
| 6.2.3 コード生成 .....  | 80 |
| 6.2.4 制御文 .....    | 82 |
| 6.2.5 メモリ割当て ..... | 83 |
| 本章のまとめ .....       | 84 |
| 理解度の確認 .....       | 84 |

## 7. コンピュータサイエンスの香り

---

|                 |    |
|-----------------|----|
| 7.1 情報量 .....   | 86 |
| 7.2 計算能力 .....  | 87 |
| 7.3 計算可能性 ..... | 94 |
| 本章のまとめ .....    | 98 |
| 理解度の確認 .....    | 98 |

## 8. オペレーティングシステムの中核

---

|                             |     |
|-----------------------------|-----|
| 8.1 オペレーティングシステムの基本構造 ..... | 100 |
| 8.2 プロセス .....              | 108 |
| 8.3 メモリ管理 .....             | 114 |
| 8.4 割込み処理と入出力 .....         | 122 |
| 8.5 ファイル管理 .....            | 124 |
| 本章のまとめ .....                | 125 |
| 理解度の確認 .....                | 126 |

## 9. ハードウェアの構成

---

|                   |     |
|-------------------|-----|
| 9.1 基本構成要素 .....  | 128 |
| 9.2 CPU の構成 ..... | 130 |
| 本章のまとめ .....      | 144 |
| 理解度の確認 .....      | 144 |

|               |     |
|---------------|-----|
| 参 考 文 献 ..... | 145 |
| あ と が き ..... | 146 |
| 索 引 .....     | 147 |

# はじめに

本書は、コンピュータシステムのハードウェア (hardware) およびソフトウェア (software) について基本的な考え方を理解することを目的としています。基本的なプログラミングの知識があれば内容の理解はできるはずですが、本書でコンピュータの中身について興味を持ったなら、次はぜひより詳しい知識を求めて学習してください。より詳しい技術は、「コンピュータアーキテクチャ」、「言語処理系」、「オペレーティングシステム」などの科目で習うので、本書はそれらに対する入門的位置付けです。

そのため、本書で説明する事項はどれも一般的なものよりも簡素化されてはいますが、基本的な考え方は十分に学べるはずですが。なお、本書に限らず技術の内容は単に暗記するのではなく、なぜそうなったかを含めて「理解」することが重要です。

コンピュータのソフトウェアおよびハードウェアは、以下のような階層構成をなしています。

応用プログラムを作成するために使われる C や Java などの高級言語

- 高級言語で書かれたプログラムを仮想マシンの命令列に変換するコンパイラ
- 仮想マシンの命令列を実行するエミュレータ
- エミュレータの実行に使われる機械語命令
- 機械語命令を実行するハードウェア
- ハードウェアを実現する論理回路

一般の利用者から見えるのは、いわゆる応用プログラム (application program) です。

## 2 1. はじめに

応用プログラムの例は、Word や Excel などに加えて、インターネットのメールシステムやブラウザなどがあります。これらの応用プログラムは、**高級言語** (high level language : HLL) またはプログラム言語などで作成されています。この例には Java や C などがあります。

高級言語は、コンピュータにどのような処理をして欲しいかを、我々が使っている日常の言語 (コンピュータの世界では自然言語といいます) にできるだけ近い言葉で記述できるようになっています。しかし、コンピュータは、残念ながらこの高級言語をそのままでは理解してくれません。コンピュータは、**機械語命令** (machine language : ML) という特別の言語を使います。したがって、高級言語で書かれたプログラムを機械語命令に変換することが必要になります。この処理をするプログラムが**コンパイラ** (compiler) です。機械語命令は、あとで説明するようにコンピュータが直接使うので、0 と 1 の組合せですが、これでは人間が理解するのは困難なので、これをもっと分かりやすい文字列の言語で表すことができるようになっています。これを**アセンブラ言語** (assembly language : ASM) といい、アセンブラ言語を機械語に変換するプログラムを**アセンブラ** (assembler) と呼びます。

以上の仕組みが基本ですが、最近のコンピュータではあとに説明するような理由から、高級言語のプログラムを機械語に変換するのではなく、**仮想マシン** (virtual machine : VM) と呼ぶ機械の命令にいったん変換します。仮想マシン命令のプログラムを実行するプログラムが**VM エミュレータ** (VM emulator) です。

コンピュータの中で実際に機械語を実行するのが **CPU** (central processing unit, **中央処理装置**) ですが、この CPU が利用者にとどのように見えるか (すなわち機械語命令がどのようになっているか) を定義するのが**コンピュータアーキテクチャ** (computer architecture) です。なお、CPU は論理回路 (VLSI) の組合せで実現されます。

以上に説明した高級言語、仮想マシン命令、アセンブラ言語および機械語命令がそれぞれどのようなものか、その例を以下に示します。

|                 |                                |
|-----------------|--------------------------------|
| 高級言語 ⇒ コンパイラ    | for i=1 to 100 step 1 a[i]=... |
| 仮想マシン命令 ⇒ 仮想マシン | push pop add...                |
| アセンブラ命令 ⇒ アセンブラ | add \$2, \$3, \$8...           |
| 機械語命令           | 100010010101110...             |

高級言語からアセンブラ言語までは、人間に分かりやすいように普通の言語に近い表現をとっていますが、機械語命令はコンピュータのハードウェアが処理しますので、0 と 1 の二つの組合せからなるパターンです。

# 2

## データの表現

本章では、コンピュータの中でデータなどがどのように扱われるかについて説明します。数値データを使った演算の方法や、文字データ、音声データ、画像データなど多様な情報をコンピュータで処理できるようにするための技術を学んでください。

## 2.1 コンピュータが扱うデータ

それでは、まずコンピュータがどのようにデータを扱うのかから説明します。

コンピュータで扱うデータには数字はもちろん、文字、声や音楽などの音、画像そして映像と多様ですが、コンピュータの中ではすべてのデータは0と1の組合せで表されています。その理由は、コンピュータを実現するために使われている論理回路が二つの値のどちらかをとるように設計されているからです。

具体的には電気のスイッチを考えてみてください。スイッチはonかoffの二つの状態のいずれかをとります。論理回路も同じような動作をしています。例えば、スイッチのonを1に、offを0に、それぞれ対応付けすることによってコンピュータの動作が設計されているのです。詳しくは3章で説明します。

この0または1のデータの単位を1ビット [bit] といいます。また、8 bitの集まりをバイト [byte, B] といいます。あとで詳しいことは説明しますが、このように0と1で表す数字列のことを**2進数**といっています。2進数で表される数で $2^{10}$ をK (キロ)、 $2^{20}$ をM (メガ)といっています。10進数のキロ ( $10^3$ ) やメガ ( $10^6$ ) とほぼ同じ大きさですが、キロは10進数の場合 (小文字のk) と区別するために大文字のKを使います。

## 2.2 2進数

コンピュータの基本動作は演算ですから、まずコンピュータの中で数がどのように表されるかについて説明します。一般的に、数の表現法を決めるときに、以下のようなことを考える必要があります。

- ・何進数を使う?      コンピュータでは2進数を使います。



- ・整数および小数の表現は？ 固定小数点表示と浮動小数点表示の方式があります。
- ・負の数の表現は？ 補数を使います。
- ・数の単位は？ 32 bit (1 語) を単位とします。
- ・オーバーフローについての考慮は？ 無限大などの表現法があります。

もちろん、これ以外の方法を採用しているコンピュータもありますが、上記が代表的な方法です。

一方、我々が日常に使うのは 10 進数です。10 進数では桁の数は 0 から 9 までで、これを超えると桁上げが起きます。しかし、一般的には必ずしも 10 進数である必要はありません。例えば、時間は 60 進数 (60 秒で 1 分, 60 分で 1 時間。60 を超えると桁上げが起きます) ですし、鉛筆を数えるのは 12 進数 (12 本で 1 ダース) を使います。我々が 10 進数を使うようになったのは、一説では手の指が左右あわせて 10 本だったからだそうです。

それでは、一般的に  $N$  進数はどのように表記されるのでしょうか。図 2.1 は、 $m$  桁の  $N$  進数の表現例です。10 進数の場合には、それぞれの桁の数は 0 から 9 の間です。同じように  $N$  進数の場合にはそれぞれの桁の数は 0 から  $N - 1$  の間です。そして、10 進数では 10 で桁上げが起こると同じように、 $N$  進数では  $N$  で桁上げが起きます。10 進数で書かれた数の値は、特に説明する必要はないですが、 $N$  進数で書かれた数の値は図のようになります。先に述べたように、コンピュータの内部では 0 と 1 の二つの組合せが使われますので、コンピュータの中の数の表現は 2 進数です。2 進数の表現例も図に示しました。

$$\begin{aligned} \text{表記: } & a_{m-1} a_{m-2} \cdots a_2 a_1 a_0 \quad 0 \leq a_i \leq N-1 \\ \text{値: } & Z = a_{m-1} N^{m-1} + \cdots + a_2 N^2 + a_1 N + a_0 \\ \text{例: } & \mathbf{10 \text{ 進数}} \quad 83\,941 \text{ の値は} \\ & 8 \times 10\,000 + 3 \times 1\,000 + 9 \times 100 + 4 \times 10 + 1 \\ & \mathbf{2 \text{ 進数}} \quad 11001 \text{ の値は} \\ & 1 \times 2^4 + 1 \times 2^3 + 0 \times 2^2 + 0 \times 2 + 1 = 25 \end{aligned}$$

図 2.1  $m$  桁の  $N$  進数の表現例

10 進数の 0 から 9 (( ) 内に示す) までに対応する 2 進数は

$$0, 1, 10, 11, 100, 101, 110, 111, 1000, 1001 \\ (0), (1), (2), (3), (4), (5), (6), (7), (8), (9)$$

です。

次に、 $M$  進数の数  $Z_M$  を  $N$  進数に変換する方法について考えてみましょう。

$Z_M$  を  $N$  進数で書くと、図 2.2 のようになります。それではそれぞれの桁の値をどのよ

$Z)_M$  が  $M$  進数であるとして、これを  $N$  進数で書いたら

$$Z_0 = a_{m-1}N^{m-1} + \dots + a_2N^2 + a_1N + a_0$$

$Z_0/N$  の余り:  $a_0$   
 商:  $Z_1 = a_{m-1}N^{m-2} + \dots + a_2N + a_1$

$Z_i/N$  の余り:  $a_i$   
 商:  $Z_{i+1} = a_mN^{m-i} + a_{m-1}N^{m-i-1} + a_{m-2}N^{m-i-2} + \dots + a_{i+2}N + a_{i+1}$

図 2.2  $M$  進数を  $N$  進数に変換

うにすれば求められるでしょうか。この方法は簡単です。  $N$  で割っていけばよいのです。  $N$  で 1 回割れば余りとして最下位の桁の値が求められます。更にもう 1 回  $N$  で割れば余りとして今度はその次の下位の桁の値が求められます。このような処理を続けていけばよいのです。

コンピュータにおいて使うのは 2 進数ですから、10 進数から 2 進数への変換の例を以下に示します。

|              |               |               |               |                |                |                |                |                 |                 |         |
|--------------|---------------|---------------|---------------|----------------|----------------|----------------|----------------|-----------------|-----------------|---------|
|              | 256           | + 0           | + 64          | + 32           | + 0            | + 8            | + 0            | + 2             | + 0             | ……10 進数 |
|              | ⋮             | ⋮             | ⋮             | ⋮              | ⋮              | ⋮              | ⋮              | ⋮               | ⋮               |         |
| <b>362</b> → | <b>1</b>      | <b>0</b>      | <b>1</b>      | <b>1</b>       | <b>0</b>       | <b>1</b>       | <b>0</b>       | <b>1</b>        | <b>0</b>        | …… 2 進数 |
|              | ↑             | ↑             | ↑             | ↑              | ↑              | ↑              | ↑              | ↑               | ↑               | …余り     |
|              | $\frac{1}{2}$ | $\frac{2}{2}$ | $\frac{5}{2}$ | $\frac{11}{2}$ | $\frac{22}{2}$ | $\frac{45}{2}$ | $\frac{90}{2}$ | $\frac{181}{2}$ | $\frac{362}{2}$ | … 2 で割る |
|              | (上位)          |               |               | ⇐ 2 で割る順序      |                |                |                |                 | (下位)            |         |

このように 10 進数の数を 2 進数の数に変換するためには、10 進数の数を 2 で割っていつてその余りを下位から並べれば完成です。

逆に、2 進数から 10 進数に変換するには、2 進数を 1010 (10 進数の 10 に相当) で割っていけばよいのですが、もっと簡単には

- 最下位ビット      1 の位 ( $2^0=1$ )
- 次のビット        2 の位 ( $2^1=2$ )
- 次のビット        4 の位 ( $2^2=4$ )
- 次のビット        8 の位 ( $2^3=8$ )
- ……………

というようにして求める方がよいでしょう。

以上は任意の進数の整数についての説明でしたが、それでは小数（小数点以下の数）はどうでしょうか。小数も整数と同じです。図 2.3 に示すように、それぞれの桁の値は 0 から  $N - 1$  の間です。小数点以下の各桁は  $1/N, 1/N^2, 1/N^3, \dots$  というようになります。

表記：  $0.a_{-1}a_{-2}a_{-3}\dots a_{-m+2}a_{-m+1}a_{-m} \quad 0 \leq a_i \leq N-1$   
 値：  $Z = a_{-1}N^{-1} + a_{-2}N^{-2} + a_{-3}N^{-3} + \dots + a_{-m+2}N^{-m+2} + a_{-m+1}N^{-m+1} + a_{-m}N^{-m}$   
 例： 10 進数 0.7246 の値は  
 $7 \times \frac{1}{10} + 2 \times \frac{1}{10^2} + 4 \times \frac{1}{10^3} + 6 \times \frac{1}{10^4}$   
 2 進数 0.1001 の値は  
 $1 \times \frac{1}{2} + 0 \times \frac{1}{2^2} + 0 \times \frac{1}{2^3} + 1 \times \frac{1}{2^4} = 0.5625$

図 2.3  $m$  桁の  $N$  進数における小数の表現例

次に、 $M$  進数の小数を  $N$  進数の小数へ変換する方法について考えてみましょう。整数の場合には  $N$  で割って行って、その余りを並べていけばよかったのが、小数の場合には逆に  $N$  を掛けていきます。  $N$  を掛けた結果、小数点の上の 1 桁目に現れる数字を並べていけば、変換後の数字列が得られます。図 2.4 を見てもらえば理解できるはずです。

求める  $N$  進数での表現は：  
 $Z)_N = a_{-1}N^{-1} + a_{-2}N^{-2} + \dots + a_{-m+1}N^{-m+1} + a_{-m}N^{-m}$   
 **$M$  進数の表現  $Z$  から：**  
 $Z$  (これを  $Z_1$  とする)  $\times N$  の整数部： $a_{-1}$   
 小数部： $Z_2 = a_{-2}N^{-1} + \dots + a_{-m+1}N^{-m+2} + a_{-m}N^{-m+1}$   
 $Z_i \times N$  の整数部： $a_{-i}$   
 小数部： $Z_{i+1} = a_{-i-1}N^{-1} + a_{-i-2}N^{-2} + a_{-i-3}N^{-3} + \dots + a_{-m+1}N^{-m+1+i} + a_{-m}N^{-m+i}$

図 2.4  $M$  進数の小数を  $N$  進数の小数へ変換

10 進数の小数 0.3692 を 2 進数の小数 0.010111... に変換する例を以下に示します。

|                   |                   |                   |                   |                   |                   |     |
|-------------------|-------------------|-------------------|-------------------|-------------------|-------------------|-----|
| $0.3692 \times 2$ | $0.7384 \times 2$ | $0.4768 \times 2$ | $0.9536 \times 2$ | $0.9072 \times 2$ | $0.8144 \times 2$ |     |
| = 0.7384          | = 1.4768          | = 0.9536          | = 1.9072          | = 1.8144          | = 1.6288          | ... |
| ↓                 | ↓                 | ↓                 | ↓                 | ↓                 | ↓                 |     |
| <b>0</b>          | <b>1</b>          | <b>0</b>          | <b>1</b>          | <b>1</b>          | <b>1</b>          | ... |
| (上位)              |                   | 2 進数              |                   |                   | (下位)              |     |

# 索

# 引

## 【あ】

アセンブラ .....2  
アセンブラ言語 .....2, 34  
アドレス (番地) .....28  
アドレス変換 .....117  
アルゴリズム .....92

## 【い】

一時作業域 .....107  
1の補数 .....9  
一般命令 .....101

## 【え】

演算回路 .....138  
演算器 .....34  
演算命令 .....35

## 【お】

オペランド .....34  
オペレーティングシステム 100  
オンデマンドページング ...118

## 【か】

回復 .....106  
外部参照表 .....105  
外部定義表 .....105  
書換え規則 .....65  
加算命令 .....35  
仮数 .....13  
数の正負 .....8  
仮想アドレス .....115  
仮想空間 .....119  
仮想マシン .....2, 49  
カーネル .....100  
関数呼出し文 .....60

## 【き】

機械語命令 .....2, 34  
基数 .....13  
局所データ .....59

## 【く】

クロック周期 .....128

## 【け】

減算命令 .....35

## 【こ】

語 .....14  
高級言語 .....2  
構文解析 .....73, 75  
固定アドレス方式 .....45  
固定小数点方式 .....13  
コールスタック .....59, 105  
コンパイラ .....2  
コンピュータアーキテクチャ ...2

## 【さ】

サイクル .....128  
サーチ時間 .....123  
サンプリング .....19

## 【し】

字句 .....70  
字句解析部 .....70  
指数 .....13  
実アドレス .....115  
実行 .....131  
実行中 .....109  
実行待ち .....110  
終端記号 .....64  
終了待ち .....109  
受容器 .....66  
順序回路 .....29  
乗算命令 .....35  
状態遷移図 .....29  
情報量 .....86  
真理値表 .....22, 24

## 【す】

スタック .....53  
スタックフレーム .....59  
スタックポインタ .....55  
ストア命令 .....36

## 【せ】

正規文法 .....67  
静的割当て領域 .....83

セグメント .....57  
絶対アドレス .....103  
絶対符号形式 .....8  
ゼロオペランド方式 .....54  
ゼロ捨入 .....16  
全加算器 .....24  
線形探索 .....93

## 【そ】

相対アドレス .....103

## 【た】

退避 .....106  
多重仮想空間 .....119  
多重プログラミング .....108

## 【ち】

中央処理装置 .....2  
チューリングマシン .....94

## 【て】

停止状態 .....95  
ディスク .....122  
ディマルチプレクサ .....27  
データフェッチ .....131  
データメモリ .....130

## 【と】

動的割当て領域 .....83  
特権命令 .....101  
トップ .....53

## 【に】

2進数 .....4  
2の補数 .....9  
二分探索 .....93  
入出力の処理 .....122

## 【は】

排他的占有 .....114  
バイト命令 (バイトコード) 50  
バックトラック .....77, 78  
半加算器 .....24  
判断 .....38  
判断分岐命令 .....38

万能チューリングマシン .....96

**【ひ】**

非印刷可能文字 .....18  
 引き数 .....106  
 非終端記号 .....64  
 左再帰性 .....77

**【ふ】**

プッシュ .....53  
 浮動小数点方式 .....13  
 フリップフロップ .....27  
 プログラムカウンタ .....40  
 プロシージャ .....41  
 プロセス .....108  
 プロセススケジューリング 110  
 プロセスディスパッチャ .....110  
 プロセスの協調機能 .....112  
 プロセスの状態 .....109  
 分岐 .....39  
 分岐命令 .....41  
 文法と意味 .....64  
 文脈自由文法 .....69

**【へ】**

ページテーブル .....116  
 ページ不在 .....118

ベースレジスタ方式 .....36

**【ほ】**

補数表現 .....8  
 ポップ .....53  
 ポーリッシュ記法 .....80

**【ま】**

マルチプレクサ .....26

**【み】**

ミドルウェア .....100

**【め】**

命令解釈 .....131  
 命令カウンタ .....40  
 命令フェッチ .....131  
 命令フェッチ回路 .....135  
 命令メモリ .....130  
 メモリ .....28

**【も】**

戻りアドレス .....106

**【ゆ】**

有限オートマトン .....68

**【ら】**

ライトバック .....131

**【り】**

リターンアドレス .....59  
 リロケーション処理 .....103  
 リロケーション辞書 .....103  
 リンク .....103

**【れ】**

レジスタ .....34  
 レジスタ退避域 .....106

**【ろ】**

ロック .....113  
 ロード処理 .....103  
 ロード命令 .....36  
 論理式 .....23

**【わ】**

割込み .....43  
 割込みベクトル方式 .....45  
 割り算命令 .....35

**【A】**

AND 回路 .....22  
 ANSI 7 ビットコード .....17

**【C】**

CPU .....2

**【D】**

D フリップフロップ .....128

**【I】**

IEEE 浮動小数点表示 .....14  
 Infix 記法 .....80

**【J】**

jal 命令 .....41

Jamming .....16

**【L】**

LRU .....119

**【N】**

NAND 回路 .....23  
 NOT 回路 .....22

**【O】**

OR 回路 .....22

**【P】**

Postfix 記法 .....80

**【R】**

ready キュー .....110

RS フリップフロップ .....28

**【S】**

Shannon の標本化定理 .....20  
 SWI 命令 .....101

**【T】**

top-down parser .....75

**【V】**

VM エミュレータ .....2

**【W】**

wait キュー .....110

— 著者略歴 —

村岡 洋一 (むらおか よういち)  
1971年 イリノイ大学計算機学科大学院修了  
Ph. D.  
2013年 早稲田大学名誉教授

コンピュータの基礎

Basis of Computer Organization

© 一般社団法人 電子情報通信学会 2014

2014年 2月28日 初版第1刷発行

検印省略

編 者 一般社団法人  
電子情報通信学会  
<http://www.ieice.org/>  
著 者 村 岡 洋 一  
発 行 者 株式会社 コロナ社  
代表者 牛来真也

112-0011 東京都文京区千石 4-46-10

発行所 株式会社 コロナ社

CORONA PUBLISHING CO., LTD.

Tokyo Japan Printed in Japan

振替 00140-8-14844・電話(03)3941-3131(代)

<http://www.coronasha.co.jp>

ISBN 978-4-339-01806-6

印刷：杜光舎印刷／製本：グリーン



本書のコピー、スキャン、デジタル化等の無断複製・転載は著作権法上での例外を除き禁じられております。購入者以外の第三者による本書の電子データ化及び電子書籍化は、いかなる場合も認めておりません。

落丁・乱丁本はお取替えいたします