「ディジタル回路演習ノート」正誤表

---

p.54　9 行目途中式

[誤]　$= \cdots + XY\{\overline{C}_{\mathrm{in}} + C_{\mathrm{in}})$　　[正]　$= \cdots + XY(\overline{C}_{\mathrm{in}} + C_{\mathrm{in}})$

---

p.61　図 4.3

セットの前の $\overline{Q}$ の信号は，Q と反転するので L ではなく H，
ただし，実際にはこの間の信号 $\overline{Q}$ は定義されていない。

---

p.70　下から 1 行目

[誤]　NOR 型非同期式ラッチ　　[正]　NOR 型同期式ラッチ

---

p.77　図 4.20

G_2 と G_3 の出力を結ぶ線，すなわち図面内ほぼ中央にある平行する
二つの縦線のうち，左側の線不要。

---

p.84　1, 2 行目

[誤]　$S = J \cdot \overline{Q}$　　[正]　$S = J \cdot \overline{Q}^n$

$R = K \cdot Q$　　$R = K \cdot Q^n$

---

p.85　図 4.34 JK-FF の四角内左下

[誤]　R　　[正]　K

---

p.87　図 5.2

Q_0 の右端 L の箇所，Q_1 では L ではなく H

---

p.94　2, 6, 7, 11 行目

[誤]　SR_0，SR_1，SR_2　　[正]　SR_0，SR_1，SR_2

---

③〜⑬